

1/4

Fig. 1

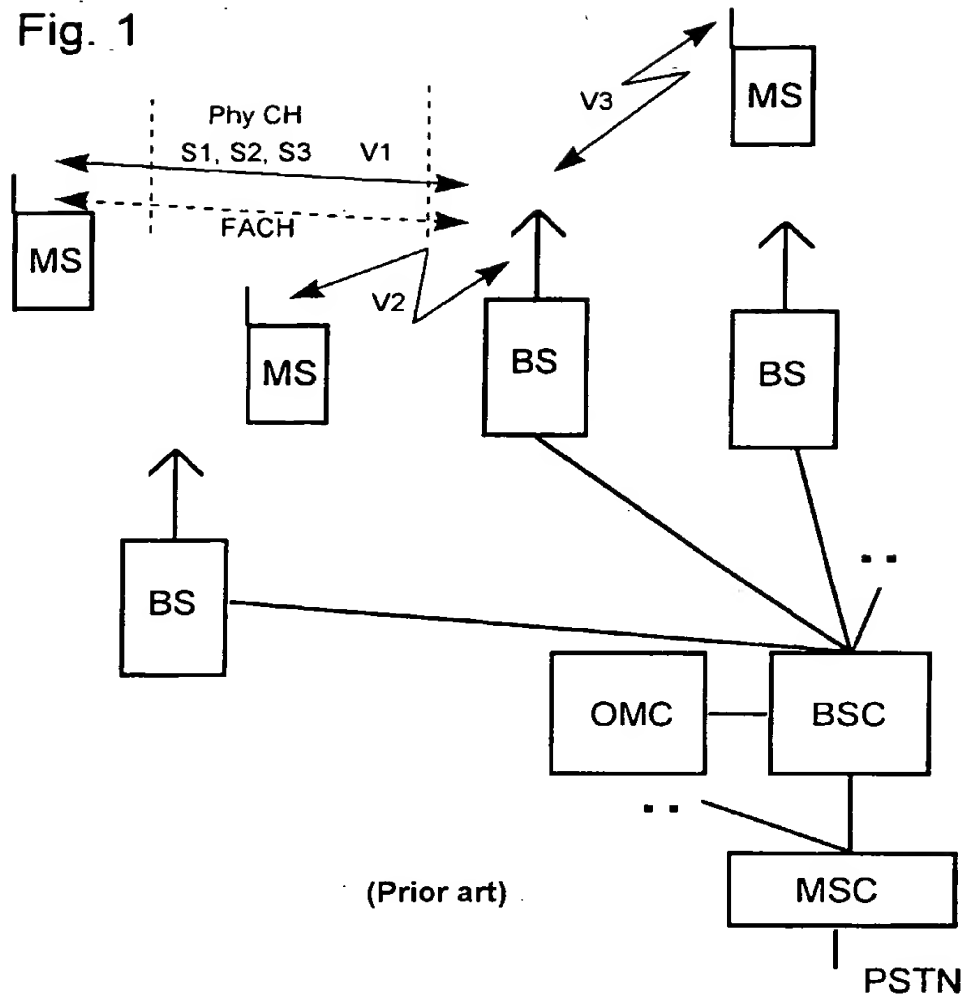
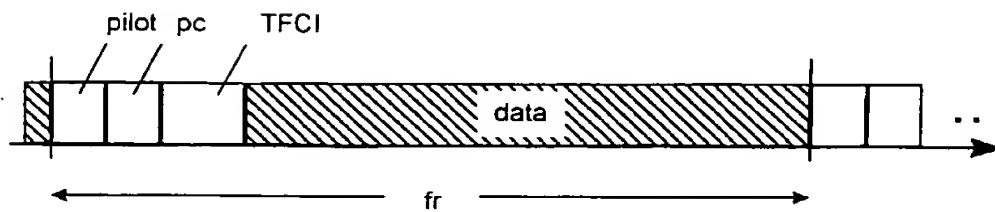


Fig. 9



2/4

Fig. 2

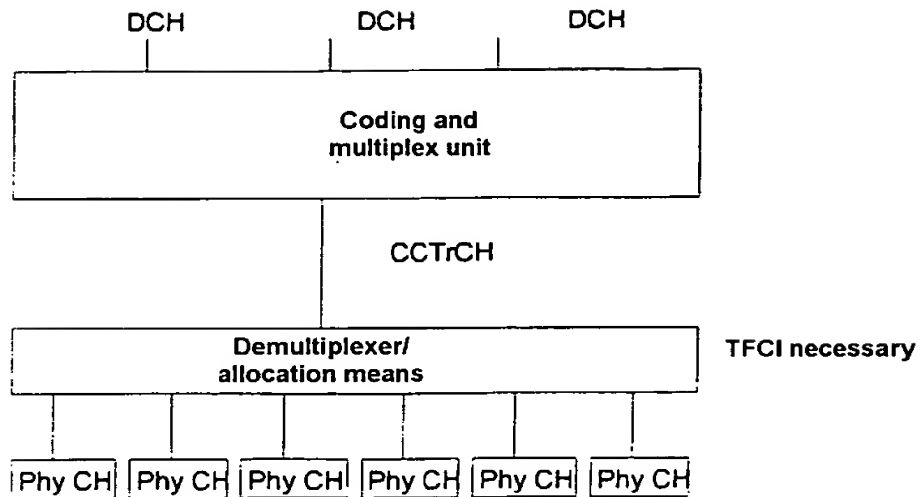
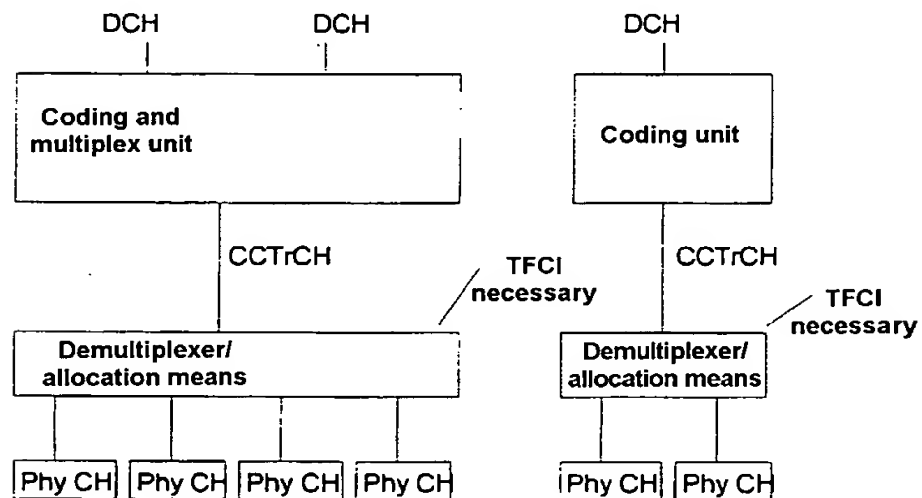


Fig. 3



3/4

Fig. 4

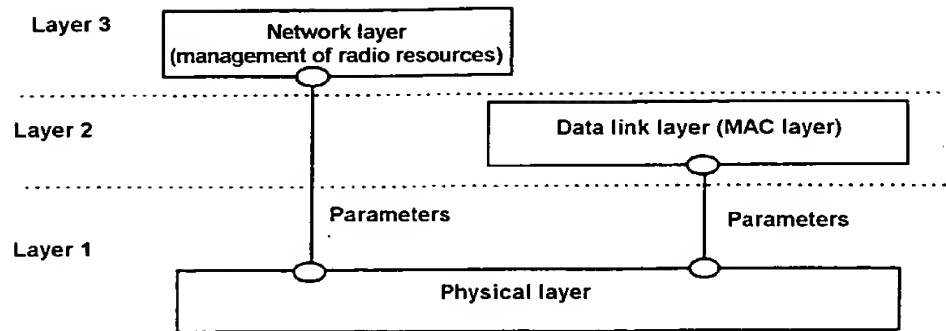


Fig. 5

TFCI	0	1	2	3
GR	0 kbps	16 kbps	32 kbps	48 kbps
DSCH_1 (16 kbps)		x	x	x
DSCH_2 (16 kbps)			x	x
DSCH_3 (16 kbps)				x

Fig. 6

TFCI	0	1	2	3
GR	0 kbps	16 kbps	32 kbps	48 kbps
DSCH_1 (16 kbps)				x
DSCH_2 (16 kbps)			x	x
DSCH_3 (16 kbps)		x	x	x

Fig. 7

V1	Codes	V2	Codes
0 kbps		0 kbps	
0 kbps		16 kbps	DSCH_3
0 kbps		32 kbps	DSCH_2 + DSCH_3
0 kbps		48 kbps	DSCH_1 + DSCH_2 + DSCH_3
16 kbps	DSCH_1	0 kbps	
16 kbps	DSCH_1	16 kbps	DSCH_3
16 kbps	DSCH_1	32 kbps	DSCH_2 + DSCH_3
32 kbps	DSCH_1 + DSCH_2	0 kbps	
32 kbps	DSCH_1 + DSCH_2	16 kbps	DSCH_3
64 kbps	DSCH_1 + DSCH_2 + DSCH_3	0 kbps	

Fig. 8

TFCI	S1	S2	S3	DSCH configuration
1	100 Bits	0	140 Bits	DCH only
2	200 Bits	500 Bits	1540 Bits	DCH + DSCH_1
3	200 Bits	500 Bits	1540 Bits	DCH + DSCH_2
4	200 Bits	500 Bits	1540 Bits	DCH + DSCH_3 + DSCH_4

0957884.091801